

# PATENT ABSTRACTS OF JAPAN

(11)Publication number : 06-237412

(43)Date of publication of application : 23.08.1994

(51)Int.Cl. H04N 5/232  
G03B 5/00  
G03B 17/00  
H04N 5/228  
H04N 5/335

(21)Application number : 05-257892

(71)Applicant : OLYMPUS OPTICAL CO LTD

(22)Date of filing : 15.10.1993

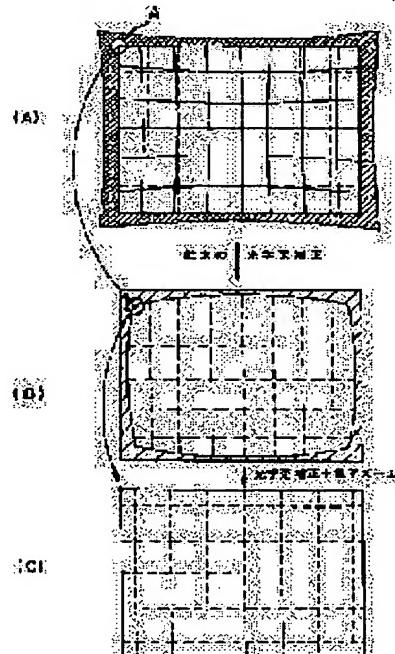
(72)Inventor : TOMIZAWA MASAOMI  
KAWASE MASARU  
WATABE HIROYUKI  
MOROHASHI DAIKICHI  
INOUE ATSUSHI

## (54) VIDEO PROCESSOR

### (57)Abstract:

**PURPOSE:** To prevent a cut field angle by providing a distortion correction means correcting distortion of an image by an optical system of video data and an adjustment means avoiding deviation of a video image after the correction from a prescribed screen region to the processor.

**CONSTITUTION:** On the occurrence of pincushion distortion, a corner point A at the upper left portion of a picture area is moved to a point B by optical distortion correction and a video image corresponding to video image data is deviated from a prescribed picture region and a cut field angle is caused. A pitch of, e.g. 0.9 is set as a zoom magnification setting pitch set to an H address pitch generating circuit and a V address pitch generating circuit. A microcomputer receiving an f-value at this point of time calculates the correction quantity for distortion correction based on the f-value and outputs an H address pitch and a V address pitch for an electron beam accordingly. Thus, deviation of the video image after the correction from processing area of a video image is avoided and a cut field angle is prevented.



## LEGAL STATUS

[Date of request for examination] 08.02.2000

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平6-237412

(43)公開日 平成6年(1994)8月23日

(51)Int.Cl.<sup>5</sup>

識別記号 庁内整理番号

F I

技術表示箇所

H 04 N 5/232

Z

G 03 B 5/00

K 7513-2K

D 7513-2K

17/00

Z

H 04 N 5/228

Z

審査請求 未請求 請求項の数1 O L (全19頁) 最終頁に続く

(21)出願番号

特願平5-257892

(62)分割の表示

特願平5-47513の分割

(22)出願日

平成5年(1993)2月10日

(71)出願人 000000376

オリンパス光学工業株式会社

東京都渋谷区幡ヶ谷2丁目43番2号

(72)発明者 富澤 将臣

東京都渋谷区幡ヶ谷2丁目43番2号 オリ  
ンパス光学工業株式会社内

(72)発明者 川瀬 大

東京都渋谷区幡ヶ谷2丁目43番2号 オリ  
ンパス光学工業株式会社内

(72)発明者 渡部 洋之

東京都渋谷区幡ヶ谷2丁目43番2号 オリ  
ンパス光学工業株式会社内

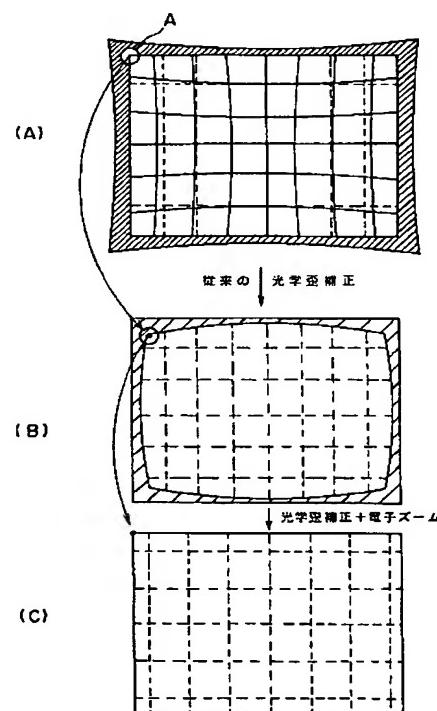
最終頁に続く

(54)【発明の名称】 映像処理装置

(57)【要約】

【目的】光学系歪みを電気的に補正する際に生ずる画面の切れを除去する、この種の映像処理装置を提供する。

【構成】映像データに光学系による像の歪みに対応した補正を、記憶手段に書き込み又は読み出し制御して行う歪み補正手段が、この補正のによって補正後の映像データに対応する映像の所定の画面内領域からの逸脱を回避させる他の補正(電子ズーム)を加味する調整手段を有する。



**【特許請求の範囲】**

**【請求項1】** 光学系による像を光電変換して得た映像信号をこの映像信号に対応する映像データに変換する変換手段と、

上記変換手段による映像データを当該記憶手段に書き込み又は読み出しするに際して該映像データに上記光学系による像の歪みを補正する歪み補正手段と、

上記歪み補正手段による補正によって補正後の映像データに対応する有効映像部分の大きさが所定の画面内領域に満たなくなることを回避するための第2の補正を上記歪みの補正に加味する調整手段と、を有してなることを特徴とする映像装置。

**【発明の詳細な説明】**

**【0001】**

**【産業上の利用分野】** 本発明は映像処理装置に関し、特に電子ズーム機能、手ぶれ補正機能及び光学レンズ等の光学歪みの補正機能を有する映像処理装置に関する。

**【0002】**

**【従来の技術】** 光学レンズには収差があるため、光学レンズを介して撮像素子に結像される被写体光学像には光学歪みが発生してしまい、その結果、映像信号も歪みをもつ画像となってしまう。光学歪みとしては、図20(A)に示すような「糸巻き型歪み」や図20(B)に示すような「たる型歪み」がある。これら歪みは、図20において、本来点線で示される位置にあるべき画像情報が実線位置に結像するような歪みである。

**【0003】** このような光学歪みを伴う映像信号の歪みを補正する補正処理としては、映像信号をデジタル信号に変換して画像メモリに書き込み、歪みに応じて読み出しアドレスをずらして読み出すことにより画像メモリ上で光学歪みを補正する処理がある。

**【0004】** 例えば、図21において、光学レンズによる歪みがなければ、画像メモリに点線のように記憶されるべき格子状の画像が光学歪みにより実線のように記憶されているとする。この画像データを画像メモリから読み出すとき、A点を読み出すべきタイミングにa点に記憶されている画像データを、B点を読み出すべきタイミングにb点に記憶されている画像データを、同様にC点を読み出すべきタイミングにc点に記憶されている画像データを読み出す。こうすることにより実線で示す歪んだ画像は、点線で示す歪みのない元の格子状の画像として読み出され、光学歪みが補正される。

**【0005】** 図22には、この種の補正機能を有する従来の映像処理装置の構成例ブロック図が示されている。光学レンズ等の光学系1を介して被写体像がCCD等の撮像素子2に結像される。この撮像素子2に結像されている画像は、上記光学歪みを含んでおり、撮像素子2で電気信号に変換される。撮像素子2からの信号は、撮像プロセス回路3で所定の処理が施されて映像信号としてA/Dコンバータ4に供給される。A/Dコンバータ4

でデジタル信号に変換された映像信号は、画像メモリ5に記憶される。画像メモリ5への信号の書き込み及び読み出しタイミングは、ライトコントロール回路10とリードコントロール回路12Aによって制御される。SSG回路9は、当該装置動作の基準タイミング信号を発生し、TG回路8、撮像プロセス回路3及びライトコントロール回路10に供給する。TG回路8は、SSG回路9からの水平(H)方向、垂直(V)方向の読み出しタイミング信号を撮像素子2に送出する。ライトコントロール回路10は、A/Dコンバータ4からの映像信号の画像メモリ5への書き込みタイミングを制御する。

**【0006】** マイコン11は、光学系1からのズーム情報等の信号を受け、補正量ROM19に格納されている補正量データに基づいて上述光学歪みを補正すべくリードコントロール回路12Aを制御する。補正量ROM19には、レンズの使用条件毎に、画面の各部について予め定まる補正量、例えば図20の実線位置と点線位置との関係で定まる補正量が格納されている。こうして、リードコントロール回路12Aから出力されるリード信号により、光学歪みを補正すべく画像メモリ5から読み出された信号は、補間回路6で補間処理された後、D/Aコンバータ7によりアナログ信号に変換されて出力される。かかる光学歪み補正機能をもつ映像処理装置は、特開平4-61570号公報に開示されている。

**【0007】**

**【発明が解決しようとする課題】** 上述のように従来の映像処理装置は、光学歪みをもつ映像信号を画像メモリに記憶し、予め光学歪みに応じた各画素毎の補正量をROMに格納しておき、光学歪みに応じてROMから読み出された補正量に基づいた読み出しアドレスにより光学歪みを補正している。

**【0008】** しかしながら、従来の映像処理装置では、光学系歪みを電気的に補正する際に有効映像部分が画面サイズに満たなくなる現象は有効に除去されていなかった。

**【0009】** 本発明は、上記の問題点に鑑み、光学系歪みを電気的に補正する際に有効映像部分が画面サイズに満たなくなる現象の発生を回避することのできるこの種の映像処理装置を提供するものである。

**【0010】**

**【課題を解決するための手段】** 前述の課題を解決するため、本発明による映像処理装置は、光学系による像を光電変換して得た映像信号をこの映像信号に対応する映像データに変換する変換手段と、上記変換手段による映像データを当該記憶手段に書き込み又は読み出しするに際して該映像データに上記光学系による像の歪みを補正する歪み補正手段と、上記歪み補正手段による補正によって補正後の映像データに対応する有効映像部分の大きさが所定の画面内領域に満たなくなることを回避するための第2の補正を上記歪みの補正に加味する調整手段とを

有してなることを特徴とする。

#### 【0011】

【作用】光学歪みを電気的手段により補正することによって生じる有効映像サイズの画面に対する不足分が調整手段によって補正される。

#### 【0012】

【実施例】次に、本発明の実施例について図面を参照しながら説明する。図1は、電子ズーム機能と光学歪み補正機能を行う処理回路を兼用する例の構成ブロック図を示す。図1において、図2と同一符号が付されている構成部は同様機能をもつ構成部である。図1において、マイコン11は、指定された電子ズーム倍率を受け、該ズーム情報を光学系1に送出して光学ズーム制御を行うとともに、該ズーム情報を示すズーム係数Sと、ズーム

$$D = (r' - r) / r \times 100 \%$$

とする。焦点距離fにより特性が変動するが、rが大き

$$D = s' \cdot r^2$$

で近似でき、式(1)、(2)から

$$r' = r (1 + s' \cdot r^2)$$

となる。ここで、s'及びs'は焦点距離によって決定する係数であり、

$$s' = s' / 100$$

とする。つまり、式(3)により、撮像素子上の光軸から相対距離r離れた点に結像すべき像が光学歪みによりrの(1+s'·r^2)倍離れた点に結像していると導ける。

【0014】撮像素子上の光軸から相対距離r離れた点Pをメモリ上で考えると、図3(A)、(B)に示すように、例えばNTSC信号の場合、撮像素子の縦横の比はおよそ3:4であり、映像信号を240×768のフィールドメモリに記憶する場合を考える。撮像素子上の相対距離rは、メモリ上では水平方向でR画素だとすると、垂直方向ではR/2.4画素となり、水平方向と垂直方向とでは異なった画素数で表されてしまう。そこで、垂直方向の画素数に、この例であれば2.

$$r = c \times \{x^2 + (ky)^2\}^{1/2}$$

で表せる。cは撮像素子の大きさとメモリの画素数で決定する定数である。また、点P'が点Pより中心座標から(1+s'·r^2)倍離れているということは、それ

$$x' = x (1 + s' \cdot r^2)$$

$$y' = y (1 + s' \cdot r^2)$$

となる。式(4)、(5)、(6)から

$$x' = x [1 + s' \cdot c^2 \{x^2 + (ky)^2\}] \quad (7')$$

$$y' = y [1 + s' \cdot c^2 \{x^2 + (ky)^2\}] \quad (8')$$

ここで、s'·c^2を定数Sとまとめれば

$$x' = x [1 + S \{x^2 + (ky)^2\}] \quad (7)$$

$$y' = y [1 + S \{x^2 + (ky)^2\}] \quad (8)$$

となる。また、Sは焦点距離によって定まる係数となる。

【0017】上記式から明らかのように、メモリの中心

倍率に対応するHアドレスピッチと、Vアドレスピッチをリードコントロール回路12に送出する。リードコントロール回路12では、これらの情報に基づいて電子ズーム処理を行うとともに光学歪みの補正処理を行うための信号を画像メモリ5と補間回路6に送出する。

【0013】図2(A)には、ズームレンズにおける光軸からの相対距離(%)と歪み率D(%)との関係についての光学歪み特性の一例が示されている。ここで、横軸は、撮像素子の有効面の対角線の2分の1の長さを100%としたときの光軸位置からの相対距離を示し、縦軸は歪み率Dを示す。ここで、歪み率Dの定義を、相対距離r離れた点に結像すべき像が光学歪みによりr'に結像したとき、図2(B)に示すように、

$$(1)$$

くなるほど歪み率Dも大きくなり、この特性は、例えば  
(2)

$$(3)$$

4といった換算係数kを乗じ、水平方向、垂直方向ともに撮像素子上の相対距離rをメモリ上ではR画素といったように、撮像素子上の距離をメモリの画素数に換算できるようになる。

【0015】ここで、図4に示すように、撮像素子上の光軸から相対距離r離れた点Pに結像すべき点が光学歪みにより相対距離r'の点P'に結像している場合を考える。点Pについては撮像素子上の光軸にあたるメモリの中心座標から水平方向にx画素、垂直方向にはy画素の位置、点P'については水平方向にx'画素、垂直方向にはy'画素の位置としたときのメモリ上でのP、P'の位置関係を求める。

【0016】式(3)から点P'は、点Pより(1+s'·r^2)倍、中心座標から離れていると考えられる。ここで、rをメモリ上の大きさで表すと

$$(4)$$

ぞれの水平、垂直方向の距離も(1+s'·r^2)倍離れているということなので

$$(5)$$

$$(6)$$

座標から水平、垂直方向にx、y離れた画素P(x, y)に記憶されるべき画像データは、光学歪みによりそれぞれx、yの[1+s(x^2+(ky)^2)]倍の

$x'$ ,  $y'$  中心座標から離れた画素  $P'$  ( $x'$ ,  $y'$ ) に記憶されていることを示している。よって前述（従来例にて）説明した如く、画像データをメモリから読み出すとき、 $P$  点を読み出すべきタイミングに  $P'$  点に記憶されている画像データを読み出せば光学歪みが補正される。

【0018】上述において、撮像素子上の光軸からの距離  $r$  をメモリの画素  $x$ ,  $y$  で表すと 3 平方の定理により、 $r = (\sqrt{x^2 + y^2})$  といった平方根の演算が入るが、本例では光学歪み特性を式(2) のように  $D = s' \cdot r^2$  と近似したので、平方根の演算と 2 乗の演算が打ち消し合い演算回路の規模が減る。特に、平方根の演算は回路規模を要するので効果は大きい。

【0019】図5には、本例におけるリードコントロール回路12の回路例が示されている。図5において、先ず、電子ズーム処理を行うため、マイコン11からのHアドレスピッチデータ（2倍ズームの場合は0.5）とVアドレスピッチデータ（2倍ズームの場合は0.5）が、それぞれHアドレスピッチ発生回路1202とVアドレスピッチ発生回路1204に供給される。Hスタートアドレス発生回路1201とVスタートアドレス発生回路1203は、処理開始アドレスを発生するための回路で、本例ではそれぞれ“0”をスタートアドレスとして発生し、これらアドレスは、ラッチ回路1205と1207にラッチされる。Hスタートアドレス発生回路1201、Hアドレスピッチ発生回路1202、Vスタートアドレス発生回路1203、Vアドレスピッチ発生回路1204は、モード選択信号によってモードが切り換わる。Hアドレスピッチ発生回路1202とVアドレスピッチ発生回路1204から出力されるアドレスピッチは、ラッチ回路1206と1208にラッチされる。ラッチ回路1205, 1206, 1207及び1208は、垂直(V)同期パルスに応答して動作し、それぞれのラッチ回路から読み出されたデータは、選択回路1209、加算器1211、選択回路1212、加算器1214のそれぞれの一入力端子に供給される。加算器1211と1214の出力は、それぞれ水平(H)同期パルスとV同期パルスに応答してこの入力を切り換え出力する選択回路1209と1212の他入力端子に供給される。即ち、選択回路1209, 1212は、スタート時、ラッチ回路1205, 1207からのデータを出力し、次アドレスからは加算器1211, 1214からのデータを切り換え出力する。選択回路1209と1212の出力は、それぞれラッチ回路1210と1213でラッチされ、ラッチ出力はそれぞれクロックCLOCKとH同期パルスに応答して加算器の他入力として供給されるとともに、ズーム出力信号として出力される。かかる構成は、特開平2-250469に開示されている。

【0020】このような構成により、Hスタートアドレス発生回路1201とVスタートアドレス発生回路12

03で設定されたスタートアドレスである原点(0, 0)からズーム倍率に応じて定まるピッチ単位のアドレスがラッチ回路1210と1213から出力される。これらラッチ回路からは水平方向の読み出しタイミングアドレスと垂直方向の読み出しタイミングアドレスとして発生される。画像メモリ5の読み出しタイミングは、テレビジョンの走査と同じで左上から右下に読み出す。座標系を同図(A)のように設定すると、左上が原点(0, 0)、右下が(2x0, 2y0)で、中心が(x0, y0)となる。

【0021】式(7), (8)は画像メモリ5の中心座標を原点と考えているのに対し、ラッチ回路1210と1213から供給される読み出しタイミングアドレスは、同図(A)のように左上が原点となっている。したがって、この供給されたアドレスが、中心座標アドレス(x0, y0)からの距離情報となるように、原点移動させる必要がある。原点移動ブロック回路Aは、かかる原点移動を実行するもので、ラッチ回路1210と1213からのアドレス値からそれぞれ中心座標アドレス値x0, y0をそれぞれ減じる減算回路1215と1216から成る。この原点移動処理の結果、座標系は同図(B)に示すような座標系となる。

【0022】次に、距離演算ブロックBで、式(7)と(8)における距離演算:  $x^2 + (ky)^2$  を実行する。入力xは乗算器1217で二乗された後、加算器1218に入力され、入力yは乗算器1219で変換係数kと乗算された後、乗算器1220で二乗され、乗算器1217と1220の出力は加算器1218で加算される。

【0023】歪み倍率演算ブロックCは、式(7)と(8)中の $[1 + s \{x^2 + (ky)^2\}]$ を演算する回路で、乗算器1221により距離演算ブロックBから供給される $[x^2 + (ky)^2]$ にマイコン11から供給されるズームレンズの焦点距離によって定まる焦点距離係数Sを乗じ、加算器1222において、該乗算出力に“1”を加算して出力する。

【0024】式(7)と(8)のx' と y' は、x', y' 演算ブロックDの乗算器1223と1224により求められる。乗算器1223と1224は、加算器1222の出力に対して、減算器1215と1216から出力されるxとyをそれぞれ乗算する。

【0025】こうして求められたx' と y' は、同図(B)に示すように中心を原点としたときのx y座標のアドレスであり、前述のとおり、画像メモリ5の実際の原点は左上であるので、原点移動ブロックEの加算器1225と1226において、それぞれx', y' 中心座標アドレス値を加算することにより座標を同図(C)に示すように元に戻す。

【0026】以上のような処理を介して、画像メモリ5の画像の歪みに応じた読み出しアドレスが発生され、こ

の読み出しアドレスで画像メモリ5を読み出せば、光学歪みの補正された画像を得ることができる。

【0027】上述の説明における光学歪み特性は様々な式で近似でき、より高次の項まで近似すればより高い精度で近似することができる。尚、上記説明例においては、メモリの読み出し制御により光学歪みを補正したがメモリの書き込み制御によってこれを行ってもよいことは勿論である。以上の例では、電子ズーム処理を施した後に、歪み補正を行う例を説明しているが、歪み補正を行なってから電子ズームを行うようにも構成できるることは勿論である。

【0028】次に、手ぶれ補正処理部と光学歪み補正処理部を兼用する例を図6と図7を参照して説明する。図6と図7において、図1と同一符号が付されている回路構成部は同様な回路部を示す。本例では、図6に示す如く、手ぶれ補正量を検出するための例えは、角速度センサ等の動き検出器13が設けられ、得られた動き情報がマイコン11に送出され、リードコントロール回路12で以下に述べるような手ぶれ補正及び光学歪み補正処理が施される。

【0029】図7において、動き検出器13からの手ぶれの動き量に対応した水平方向の動き補正データ(H)と垂直方向の動き補正データ(V)がHスタートアドレス発生回路1201とVスタートアドレス発生回路1203に入力され、スタートアドレスHSとVSがラッチ回路1205と1207にラッチされる。Hアドレスピッチ発生回路1202とVアドレスピッチ発生回路1204は、手ぶれ発生時の規定領域からの画像のずれ(画角切れ)を生ずることがないように若干画像をズームさせるためのもので、例えば、ピッチ情報HP, VPとして0.9の値が出力される。その結果、ラッチ回路1210と1213から出力されるデータは、それぞれ、HS, HS+HP, HS+2HP, …とVS, VS+VP, VS+2VP, …となる。以後の処理は図5と同様であり、手ぶれ補正と光学歪み補正処理が同時に行われることになる。

【0030】以上のように、上述例では、リードコントロール回路12以外は全て共通の回路であるが、リードコントロール回路内では手ぶれ補正または電子ズーム処理と光学歪補正処理のアドレス発生回路部は独立しているので、一方の機能が不要な場合には、どちらか一方のみを機能させることができる。したがって、省電力化を図ることもできる。本例によれば、安価で小型化が容易な映像処理装置が得られる。

【0031】ところで、上述のように、光学歪みの補正是、光学系の焦点距離情報と、結像位置の光軸からの距離情報を検出し、この検出情報に基づいて行われる。一般に蓄積型の光電変換素子を用いて、画像信号を取り出す場合、被写体光の蓄積時間と出力時間とがズレてしまい、映像信号の出力期間に光学系の焦点距離情報等を

検出して歪み補正を行うと、出力されている映像信号の蓄積期間の光学系の焦点距離情報が必ずしも一致せず、補正に過不足を生ずる。また、光学系の焦点距離は、刻一刻と変化しているため、リアルタイムに光学系の焦点距離情報を検出して、歪み補正を行うと同一画面内でも歪み補正量が異なり不自然な映像となってしまう。

【0032】出力される映像信号の蓄積期間の光学系の情報を、該当する画像の読み出しタイミングまで遅延させることにより、上述問題を解決した例を説明する。本例では、光学系の焦点距離等の情報を、撮像素子の電荷蓄積期間の所定タイミングで取り込み、また、読み出しアドレス発生部でズーム係数Sを与えるタイミングを取り込んだ画像信号の読み出し開始時に設定している。

【0033】図8を参照して被写体光が画像メモリに記憶されて読み出されるまでの過程を説明すると、垂直同期信号Vに応答して光電変換部から垂直転送部への転送パルスTが送出され、不要電荷排出パルスSにより不要電荷が排出される。図中、期間Aで不要電荷が排出され、期間Bでは電荷が蓄積されて光学系情報が取り込まれる。また、期間Cでメモリへの転送と書き込みが行われ、期間Dでメモリからの読み出しが行われ、垂直同期のタイミングでズーム係数Sが設定される。すなわち、本例では、期間Bで得られた光学系情報を1画面分遅らせてメモリから読み出して係数を設定している。

【0034】マイコンによる光学系情報の検出回路例が図9に示されている。ズーム比により変化する光学系1のズームレンズの位置情報は、ズームレンズの位置に応動する移動接片をもち、一端が接地されている可変抵抗器RVと抵抗R1に直列接続された外部電源E1が設けられ、ズームレンズの移動により抵抗値が変化する可変抵抗RVと抵抗R1の接続点の電圧を、上記タイミング信号V, T, Sが供給されているマイコン1内の電圧検出器111で検出する。マイコン11はタイミング制御回路114を有し、各部に上記信号V, T, Sに基づくタイミング信号を供給する。電圧検出部111は、期間Bでのズームレンズの移動距離を求め、電圧/焦点距離換算部112で、焦点距離情報を得た後、パラメータ設定部113でタイミング信号Vのタイミングでパラメータが設定されて、係数Sが出力される。

【0035】上述の例以外に、画像メモリへの画像情報の書き込み時点で光学歪みを補正することもできる。こうすることにより、蓄積期間の情報がそのまま書き込み期間に生かされるので、より高精度な歪み補正が可能となる。

【0036】次に、光学歪み補正を行う際、焦点距離等の光学系の状態変化に対する歪量変化の割合に基づいて、視覚的に目立たない範囲で離散的に歪みの補正係数を求めることによりメモリ容量の削減を図る例を説明する。

【0037】上述のように、光学歪みは光学系の焦点距

離と、結像位置の光軸からの距離により規定されるので、焦点距離が変われば補正の度合いも変える必要がある。しかしながら、一般的に人間が光学歪みを検知できるのは歪の割合が1%以上であると言われている。したがって、焦点距離によって逐一補正状態を変更するのは非常に繁雑であり、また焦点距離検出誤差による補正のふらつき等が生じてしまうことになる。

【0038】そこで、本例では、補正すべきステップを必要以上に細かく設定することなく、視覚的に違和感の

[2. 5 - (-18)] / [1 -

すなわち、少なくとも11段階に分割した各分割範囲で焦点距離を検出すれば良い。例えば、図11に示すように、歪み量が+1%~-1%の範囲（焦点距離が1~2の範囲）、歪量が-1%~-3%の範囲（焦点距離が2~3の範囲）、-3%~-5%の範囲に分割し、焦点距離が各分割範囲内にあるときには、歪み補正のための係数は同一値を用いるようにする。図2から $r = 100$ の点の歪量が最大となるので、 $r = 1$ における歪み率が検知限度に収まれば、 $r < 1$ の範囲では歪みは更に小さくなる。

【0040】図12を参照して本例のマイコン内の動作処理手順を説明すると、図9のズームレンズ位置検出手段と同様な手段により、対応する電圧が検出され（ステップS1）、検出された電圧から焦点距離が換算され（ステップS2）、焦点距離ゾーンが判定される（ステップS3）。このゾーンは上記±1%の歪み量変化範囲に対応する焦点距離変化範囲の分割範囲である。続いて、ゾーンの変更の有無が判定され（ステップS4）、なければ、ステップS1の処理に戻り、ゾーン変更があれば係数Sを演算して（ステップS5）、リードアドレス発生ブロックに送出する。

【0041】次に、本発明の実施例として、光学系歪みを電気的に補正する際に映像の有効部分のサイズが画面サイズに満たなくなる現象を電子ズームを同時にを行うことにより除去する例について説明する。前述のように、光学歪みのうち糸まき型はT e l e側操作時に生じ易く、たる型歪みはW i d e側操作時に生じ易い。ここで、糸まき型歪み発生時には、図13（A）のように本来の画像領域（長方形領域）左上部の角部点Aが従来の光学歪補正により、同図（B）のように内側に移動することになり、同図斜線部領域は、光電変換素子のない部分からの信号で、画像のない画角切れが生ずる。そこで、本実施例では、光学歪み補正と同時に電子ズームを行ってこの画角切れを防止している。電子ズーム倍率は、大きい値にする必要はなく、画角切れが生じない程度の小さい値に設定すれば良い。

【0042】そのためのハードウェア構成は、図5の構成と同一であり、Hアドレスピッチ発生回路1202とVアドレスピッチ発生回路1204に設定するズーム倍率設定用のピッチとして例えば0.9の値が設定されて

ない範囲内では、光学歪み補正の変更を行わず、つまり、光学歪みが予め定めた範囲内にある場合には、同一の補正係数を使用することにより、光学歪み補正に必要なメモリ容量と演算量を削減している。

【0039】図10には、光学系の焦点距離と歪量との関係が示されている。図10について、焦点距離：6.5mm~52mm（8倍）の範囲で考えると、歪の割合は、-18%~-+2.5%の範囲にあり、補正後の歪の割合が±1%以内になるようにするには、

(-1) / 10.25

いる。このときの動作としては、当該時点でのf値を入力したマイコンは、このf値に基づく歪み補正のための補正量を演算するとともに、これに応じた画角切れ防止のための電子ズーム用のピッチをH, Vともに出力する。

【0043】続いて、光学歪み補正を行う映像処理装置において、自動合焦制御（AF）、自動露出制御（AE）及び自動ホワイトバランス制御（AWB）のいずれかまたは全部の制御を可能とするものであり、該制御を行う際に与えられる重み付け係数を、画像領域の分割エリア毎に歪み補正量に応じて変化させたり、歪み補正されたその映像信号を用いて制御のための基礎情報の検出と各制御を行う例について説明する。

【0044】以下の制御例は、上記AF制御、AE制御及びAWB制御の各制御対象について適用できるが、一例としてAF制御について説明する。第1の例は、各分割エリア毎のコントラスト情報（制御基礎パラメータ）に含まれる歪みによる誤差の影響を、エリア毎の重み付け値を歪み量に応じて変化させることにより、結果として得られる重み付け後のコントラスト情報を歪みによらずに安定して得るとともに、安定な自動焦点（AF）制御を可能とする。また、歪み補正後の画像情報を用いれば、歪によらず安定したコントラスト情報が得られ、安定なAF制御が可能となる。したがって、ズーム比によらず、安定したAF制御が可能となり、歪みのない画像情報を得ることができ、歪み補正レンズのない光学系を使用できるので小型、軽量化が可能である。

【0045】第2の例は、コントラスト情報の検出に用いるセンサとして映像信号を得るための撮像素子とは別のセンサを用いるもので、そのセンサに入射される光が撮像素子に結像するズームレンズを透過したTTL式のものであれば、同様の効果が得られる。この第2の例では、電子的に歪み補正された画像情報を用いて、各分割エリア毎のコントラスト情報を得ているので、歪みによる影響を受けることなく、ズーム比によらず安定したAF制御が可能となり、歪み補正を映像処理装置内部に含ませることにより、歪みのない画像情報を得ることができ、同様に歪み補正レンズのない光学系を使用できるので、小型、軽量化も可能となる。上述において、制御対象は、焦点（AF）制御だけでなく、露出（AE）制

御、ホワイトバランス（AWB）制御についても、制御基準パラメータとして輝度情報や色情報を用いれば同様に行うことができる。

【0046】第1の例について図14を参照して説明する。図14において、図1と同一符号が付されている構成部は同様機能を有する構成部を示す。光学系1には、ズームレンズの位置情報を検出するズームエンコーダ1A、ズームレンズ位置を駆動制御するズーム駆動部1Bと、焦点制御部1C及び絞り駆動部1Dが備えられている。ズームエンコーダ1Aからのズームレンズ位置情報がマイコン11に供給され、ズーム制御信号、焦点制御信号及び絞り制御信号がマイコン11からズーム駆動部1B、焦点制御部1C及び絞り駆動部1Dに送出される。

【0047】マイコン11は、後述するように、分割エリア毎のコントラスト信号、輝度信号及び色信号の少なくとも1つの信号を受け、補正ROM14に格納されている各エリア情報に乘算すべき適切な補正データ（重み付けデータ）を読み出し、補正データをリードコントロール回路12に送出する。リードコントロール回路12は、前述のような処理を補正ROM15に格納されているデータに基づいて画像メモリ5と補間回路6に制御信号を送出する。補正ROM14と15は、マイコン11やリードコントロール回路12内での演算で必要なデータを求める場合には不要である。

【0048】撮像プロセス回路3から出力されるY信号は、そのまま、またフィルター16によりコントラスト情報信号に変換されて、セレクタ17に供給されるとと

$$\begin{aligned} \text{エリアA: } & [(0 \times 3) + (1 \times 3) + (2 \times 4) + (3 \times 3) + (4 \times 2) \\ & + (5 \times 1)] / 16 (=) 2 \quad \dots \dots \text{ (a)} \\ \text{エリアB: } & [(7 \times 1) + (8 \times 2) + (9 \times 3) + (10 \times 4) + (11 \times \\ & 3) + (12 \times 2) + 13] / 16 (=) 10 \quad \dots \dots \text{ (b)} \end{aligned}$$

歪み発生後の各エリアの重み付けは、

$$\begin{aligned} \text{エリアC: } & [(7 \times 4) + (8 \times 4) + (9 \times 3)] / 11 (=) 8 \\ & \dots \dots \text{ (c)} \\ \text{エリアD: } & [(11 \times 5) + (12 \times 3) + (13 \times 2)] / 10 (=) 12 \\ & \dots \dots \text{ (d)} \end{aligned}$$

もに、C信号もセレクタ17に供給される。セレクタ17は、マイコン11からの選択信号に応答してY信号、コントラスト信号、C信号のうち必要な情報データを選択する。エリア積分回路18は、セレクタ17で選択された信号を分割エリア毎に積分して、エリア積分された上記信号から得られる輝度信号や色信号をマイコン11に供給して、後述するように、コントラスト情報に基づく焦点制御、輝度情報に基づく露出制御及び色情報（色差信号であるR-Y信号やB-Y信号等）に基づくホワイトバランス制御処理を行う。

【0049】図15の(A)と(B)には、糸まき型歪み発生前における各分割エリアの重み付け値と、たる型歪み発生前における各分割エリアの重み付け値の例が示されている。この重み付け値は、もともと画面の略中央部に主要な被写体が存在してくるであろうことを考慮してAF、AE及びAWB等のために設定された演算値の一例を示すものである。図からも明らかなように、糸まき型歪み発生時には、周辺部の画像ほど歪んでいるので、理想画像に対する補正是その分だけ大きく行わなければならず、よって周辺部で重み付け値を増大させる必要がある。

【0050】たる型歪み発生時の重み付け値の変化とその補正例が図16に示されている。本例では、少なくとも画素から成るブロックのそれぞれに重み付け値を設定しているが、4×4ブロックを1分割エリアとして扱う。エリアAとエリアBが、たる型歪みにより変形してそれぞれエリアCとエリアDとなる。歪みのない場合の各エリアの重み付けは、

となり、同一の画像成分であるにもかかわらず、重み付け係数が変化していることがわかる。そこで、同一の画像に対して歪みの発生前後で同一の重み付けを行うために、補正された重み付け係数を求める。即ち、補正後の各エリアの重み付けは、エリアAは、元々画像がないから、

エリアA: (画素データ × 画素の数) / 画素の数  
 $= (0 \times 16) / 16 = 0$

エリアB: [( (a) × エリアB内に投影されているエリアCの画素数) + ( (b) × エリアB内に投影されているエリアDの画素数) ] / (エリアB内に投影されているエリアCとDの総画素数)  
 即ち、

したがって、エリアBに対しては補正係数を6/10とすれば良い。このように重み付け値の補正は、各分割エリアに含まれる歪みのない場合の重み付け値と小ブロックの画素数の積の平均値を補正された重み付け値とするように行われる。

【0051】図17を参照して歪み補正前の信号を用いた例の処理手順を説明すると、先ず、自動制御モードであるか否かを判定し（ステップS11）、自動制御モードであると判定したときには、ズームエンコーダ1Aからのズーム位置情報をマイコン11が読み取り（ステップS12）、歪み補正量をコード化する（ステップS13）。次に、歪み補正コードによるテーブルデータを参

照して各エリアの重み付け値の補正係数を読み出し（ステップS14）、マイコン内に別に格納されている重み付けデータに補正係数を乗算して各エリアの重み付け値を補正し（ステップS15）、セレクタ17によりエリア積分器18の入力を切り換え（ステップS16）、必要な制御基準パラメータ（コントラスト情報、輝度情報、色情報等）を積分器18によりエリア積分して（ステップS17）、該エリア積分データをマイコンに供給する（マイコン11による読み込み）（ステップS18）。続いて補正された重み付けデータを参照し（ステップS19）、各エリアの積分データの重み付け処理を施し（ステップS20）、新たな制御データを演算する。そして、重み付けされたエリア積分データから制御データを決定する（ステップS21）。その後、制御データを出力して（ステップS22）、ステップS11の処理に戻る。

【0052】次に、上記第2の例として、歪み補正された信号を用いる例について説明する。図18は、本例の構成ブロック図であり、図14と同一符号が付されている回路部は同様機能を有する回路部である。本例では、補間回路6で歪み補正されたY信号とC信号を用い、フィルタ16でコントラスト情報が得られ、セレクタ17には歪み補正されたコントラスト信号、Y信号、C信号の制御基準パラメータが供給され、マイコン11からの選択信号により、所望の信号がエリア積分器18に供給される。エリア積分器18は、入力信号をエリア積分して積分値をマイコン11に供給する。

【0053】図19を参照して、本例の処理手順を説明する。先ず、自動制御モードであるか否かを判定し（ステップS31）、自動制御モードであれば、エリア積分器18の入力を切り換え、必要な制御基準パラメータを出力し（ステップS32）、このパラメータ信号エリア積分器でエリア積分し（ステップS33）、エリア積分データの演算処理を施す（ステップS34）。次に、重み付けデータを参照し（ステップS35）、各エリアの積分データの重み付け処理を行い（ステップS36）、重み付けされたエリア積分データから制御データを求める新たな制御データの演算処理を施し（ステップS37）、制御データを出力した後（ステップS38）、ステップS31の処理に戻る。

【0054】而して、本発明においては、上記実施例或他の例を1つ又は複数種組み合わせることによって使用し得ること勿論であり、本発明の要旨を逸脱しない範囲で種々変更が可能である。

#### 【0055】

【発明の効果】以上説明したように本発明による映像処理装置によれば、光学歪み補正を電気的手段により行うことに伴う画角切れが防止できる。

#### 【図面の簡単な説明】

【図1】本発明に関する映像処理装置の構成ブロック

図である。

【図2】ズームレンズの光学歪み特性の一例を示す図である。

【図3】本発明に関する装置の動作を説明するための図である。

【図4】本発明に関する装置の動作を説明するための図である。

【図5】図1に示す例における電子ズーム機能と光学歪み補正機能を実現する回路例である。

【図6】本発明に関する他の例における映像処理装置の構成ブロック図である。

【図7】図6に示す例における手ぶれ補正機能と光学歪み補正機能を実現する回路例である。

【図8】本発明に関する映像処理装置の動作を説明するためのタイミングチャートである。

【図9】図8に示す例におけるズームレンズ位置情報の検出部の構成ブロック図である。

【図10】本発明に関する他の実施例を説明するための光学系の焦点距離と歪量との関係を示す図である。

【図11】図10に示す例を説明するための光学系の焦点距離と歪み率との関係を示す図である。

【図12】図10に示す例の構成と動作処理手順を示す図である。

【図13】本発明の実施例を説明するための図である。

【図14】本発明に関する他の例の構成ブロック図である。

【図15】図14に示す例を説明するための図である。

【図16】図14に示す例を説明するための図である。

【図17】図14に示す例の動作処理手順を示すフローチャートである。

【図18】図14に示す例の基準原理に基づく他の構成例ブロック図である。

【図19】図18に示す例の動作処理手順を示すフローチャートである。

【図20】光学系歪みの例を示す図である。

【図21】光学系歪みの補正を説明するための図である。

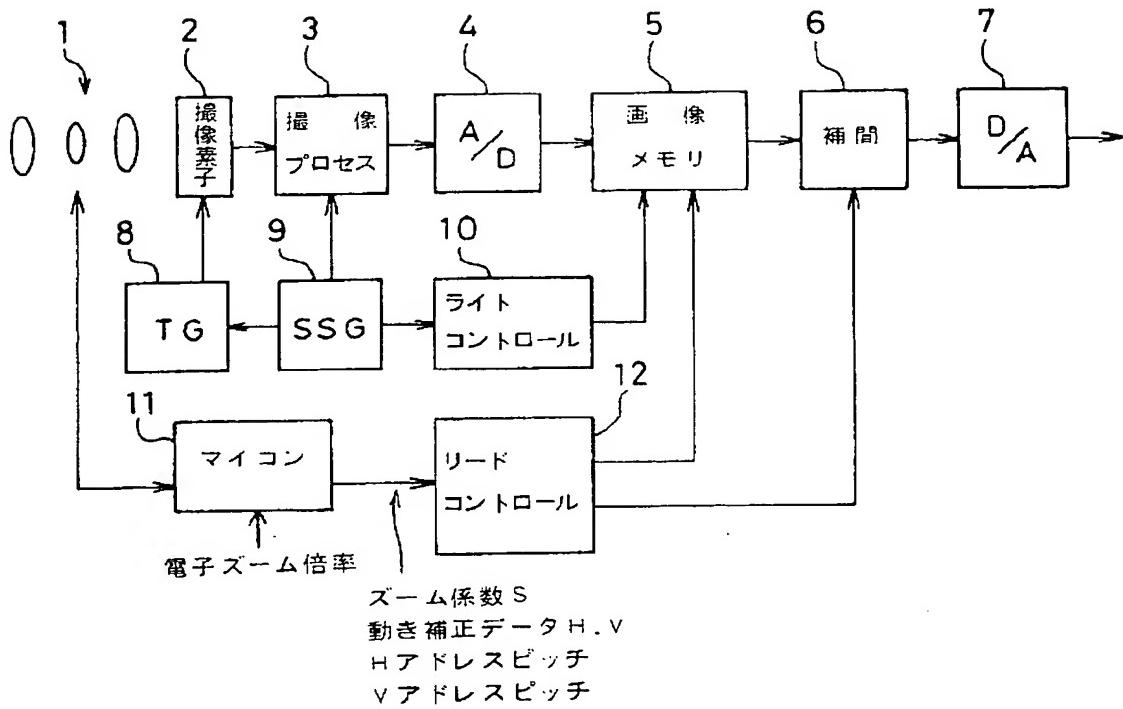
【図22】従来の映像処理装置の構成ブロック図である。

#### 【符号の説明】

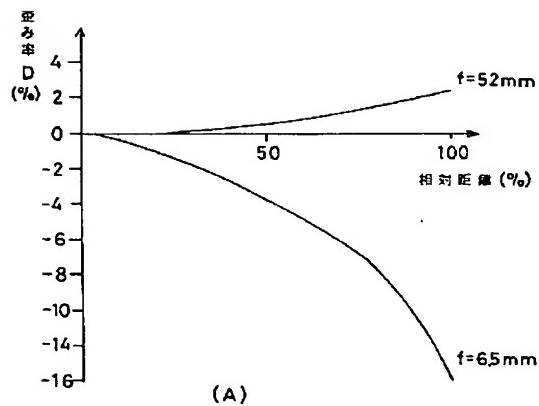
1	光学系
2	撮像素子
3	撮像プロセス回路
4	A/Dコンバータ
5	画像メモリ
6	補間回路
7	D/Aコンバータ
8	TG回路
9	SSG回路
10	ライトコントロール回路

- |            |             |    |        |
|------------|-------------|----|--------|
| 11         | マイコン        | 16 | フィルタ   |
| 12A, 12    | リードコントロール回路 | 17 | セレクタ   |
| 13         | 動き検出器       | 18 | エリア積分器 |
| 14, 15, 19 | 補正ROM       |    |        |

【図1】



【図2】

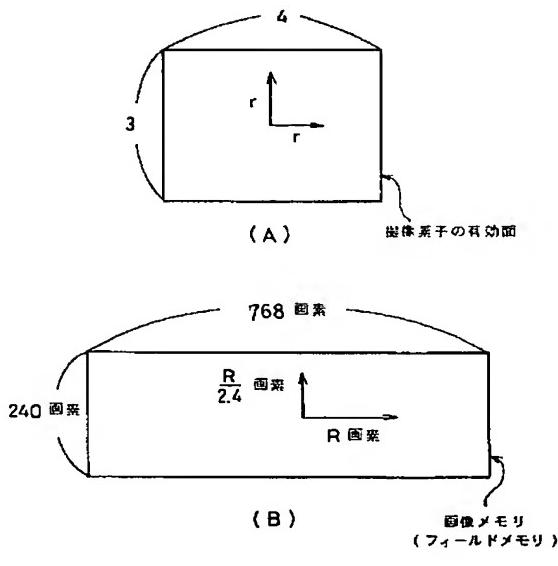


(A)

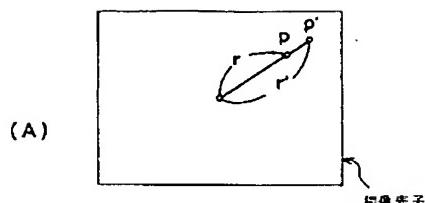
$$D = \frac{(r' - r)}{r} \times 100 \quad (\%)$$

撮像素子の有効面 (B)

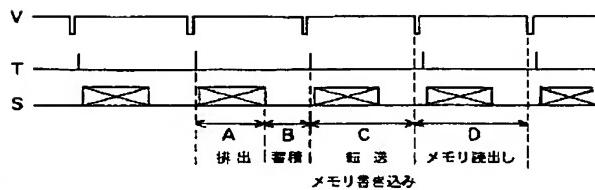
【図3】



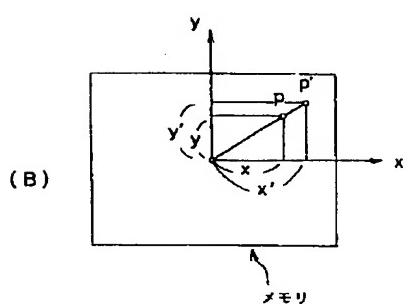
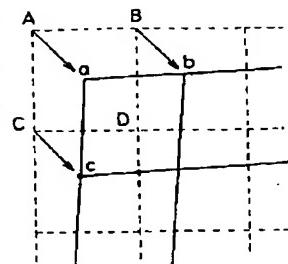
【図4】



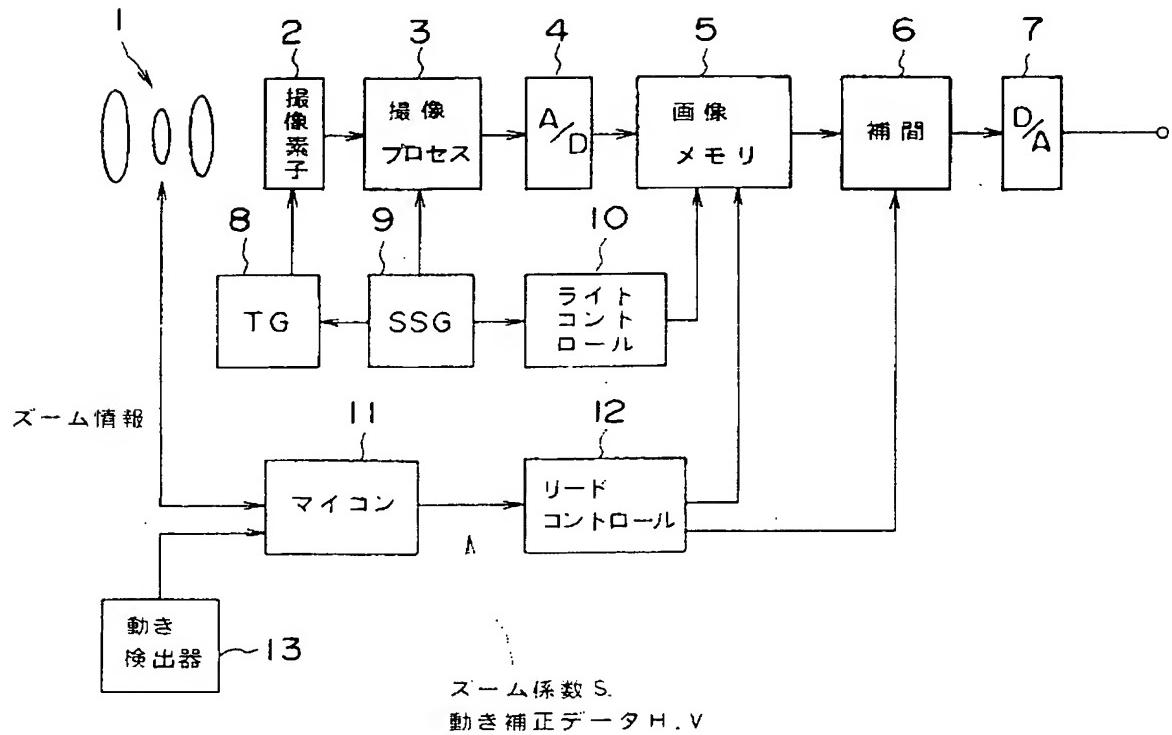
【図8】



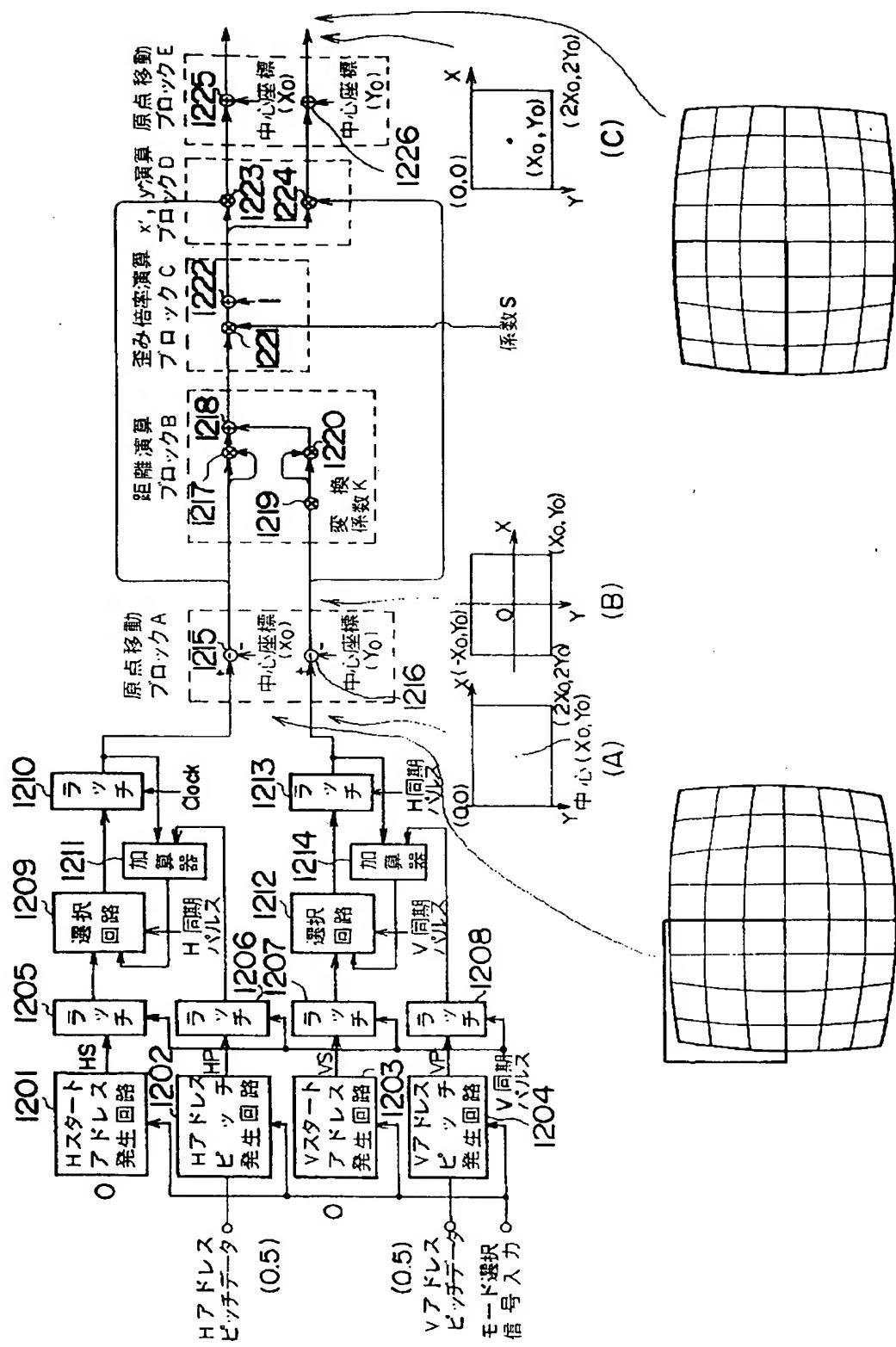
【図21】



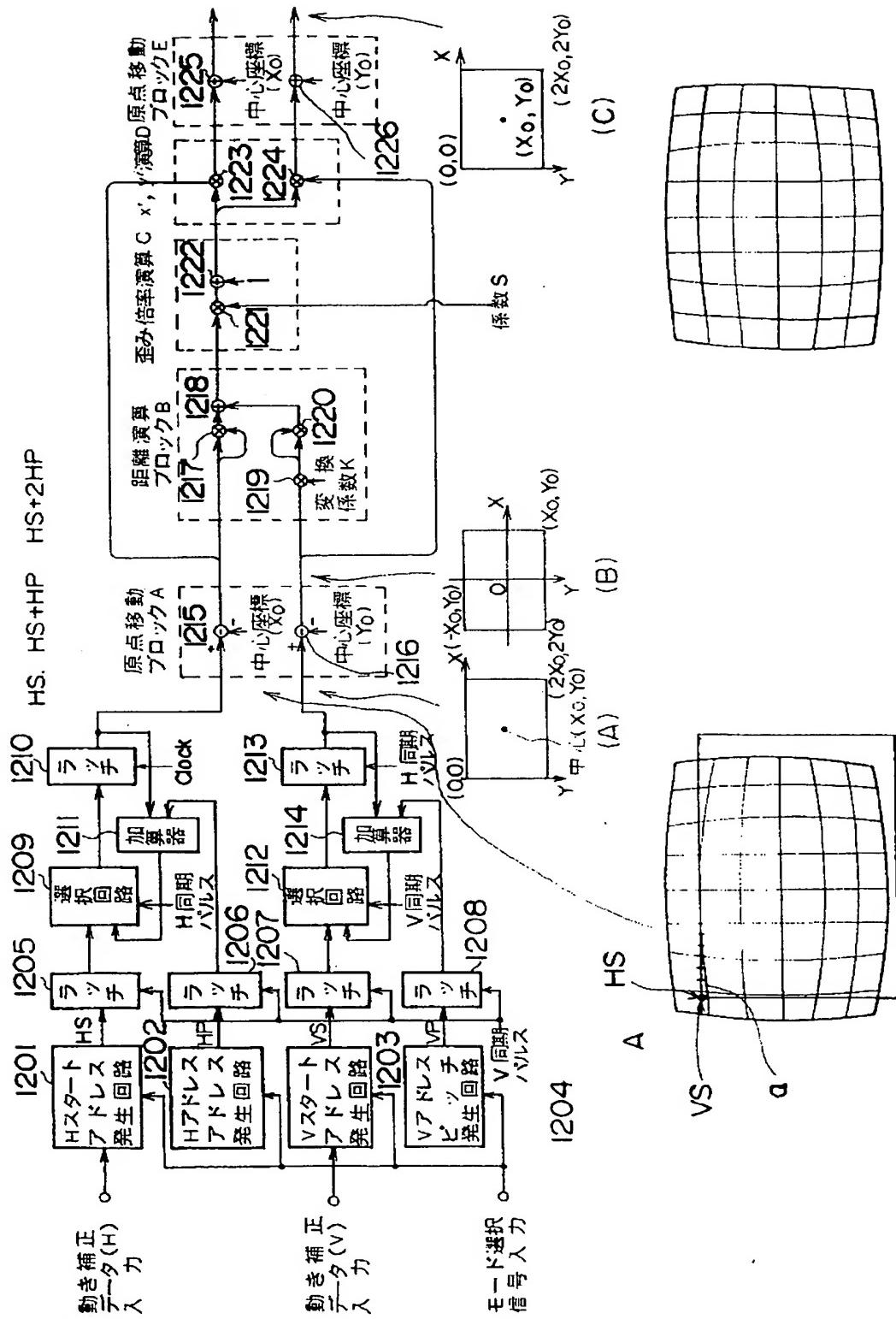
【図6】



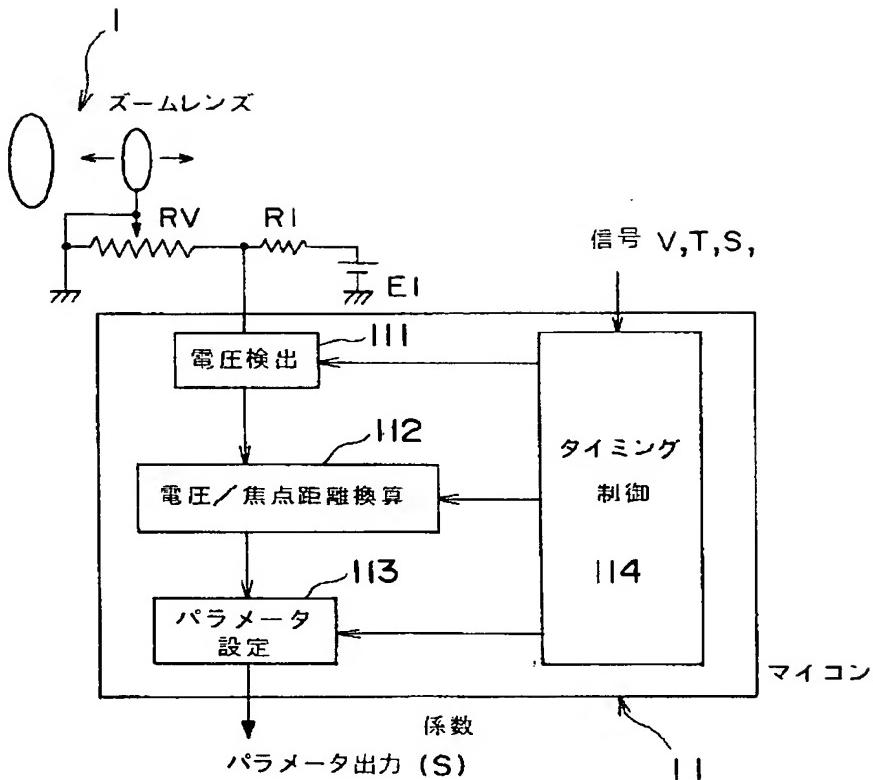
【図5】



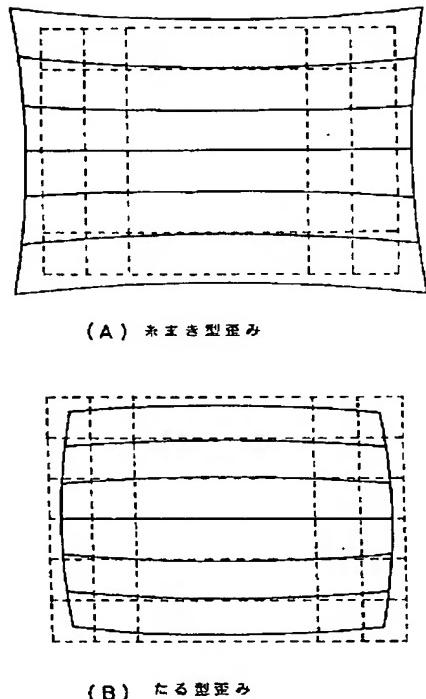
【図7】



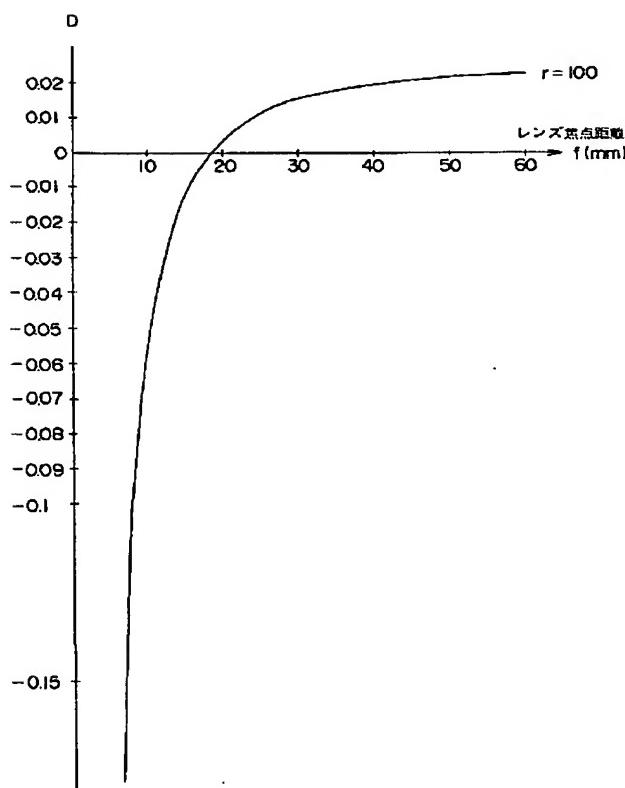
【図9】



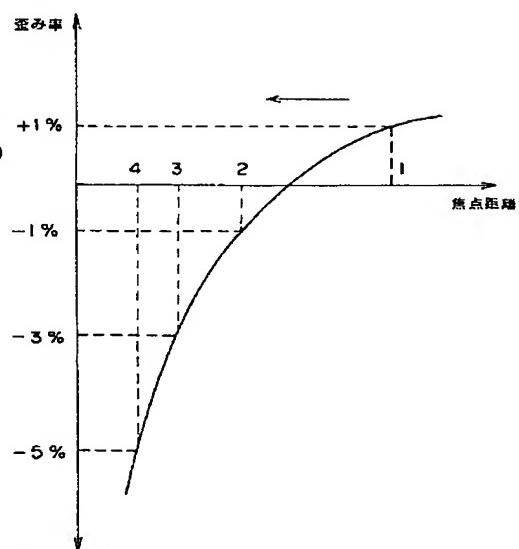
【図20】



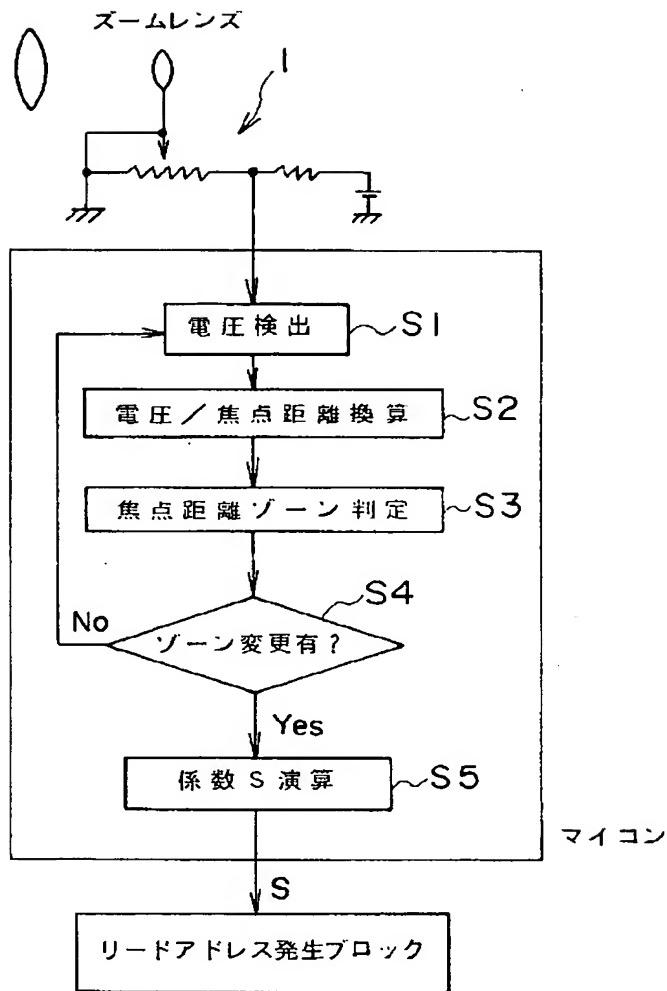
【図10】



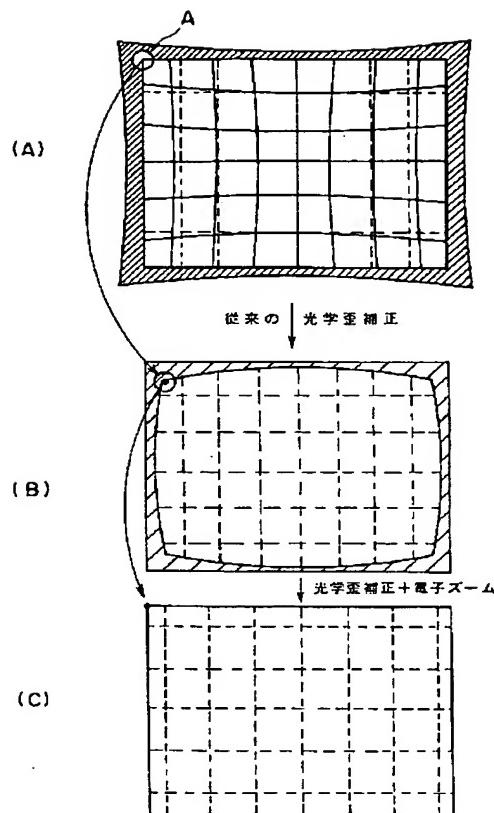
【図11】



【図 1 2】

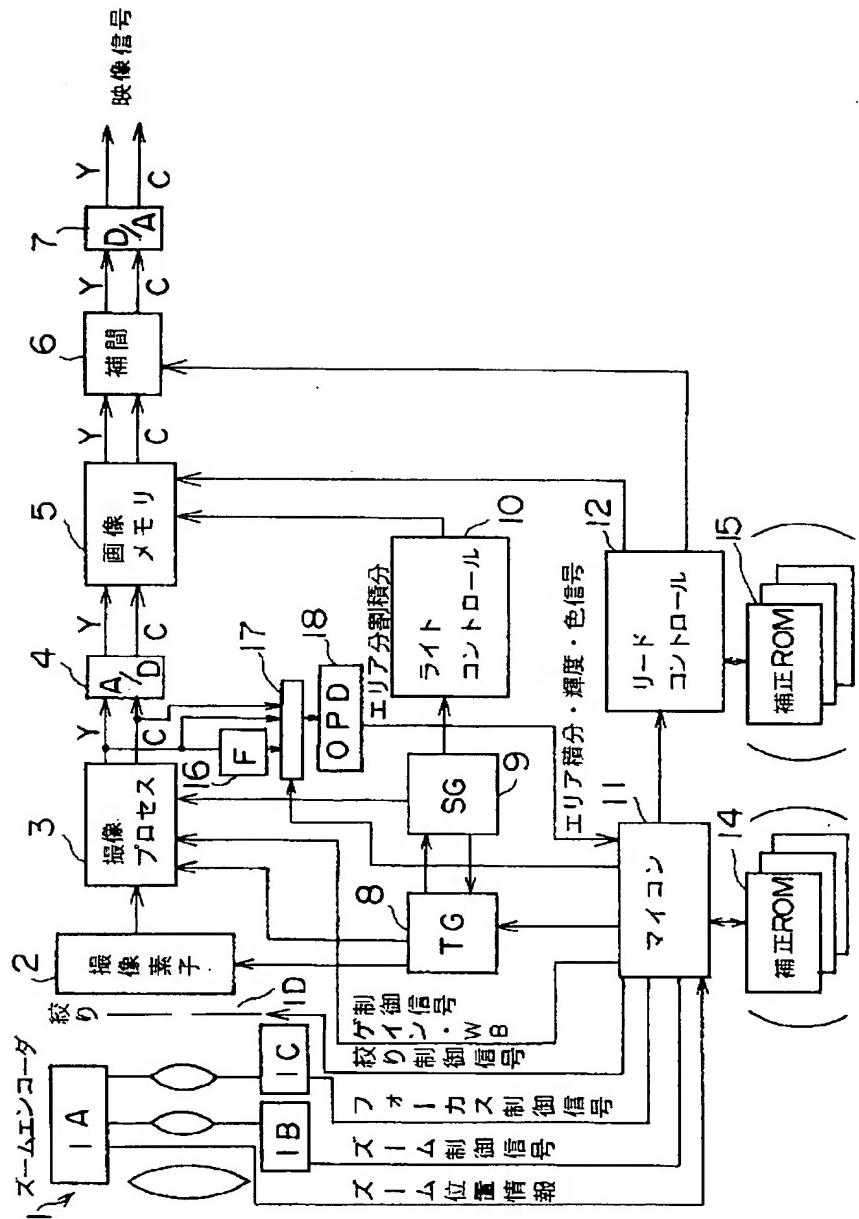


### 【図13】

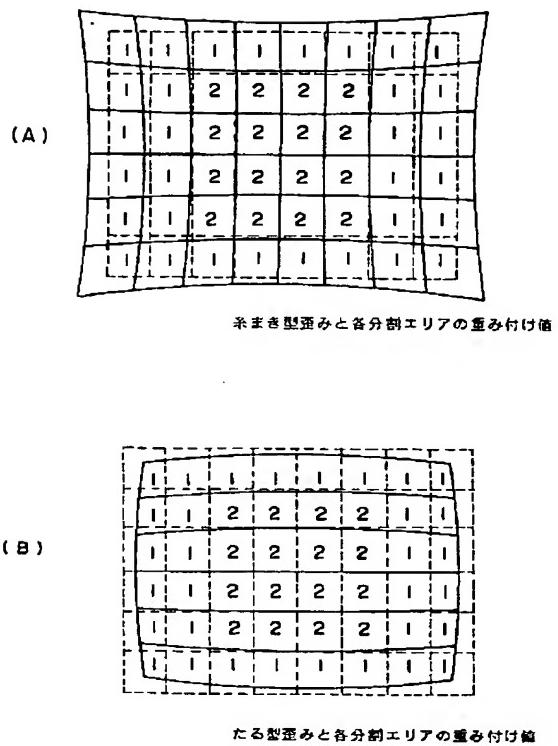


### 【図16】

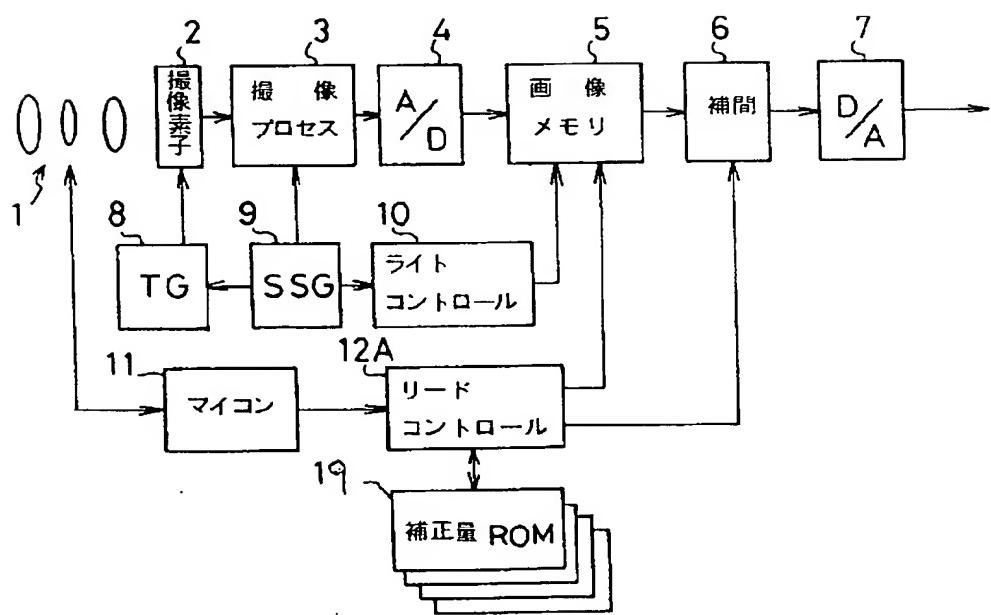
【図14】



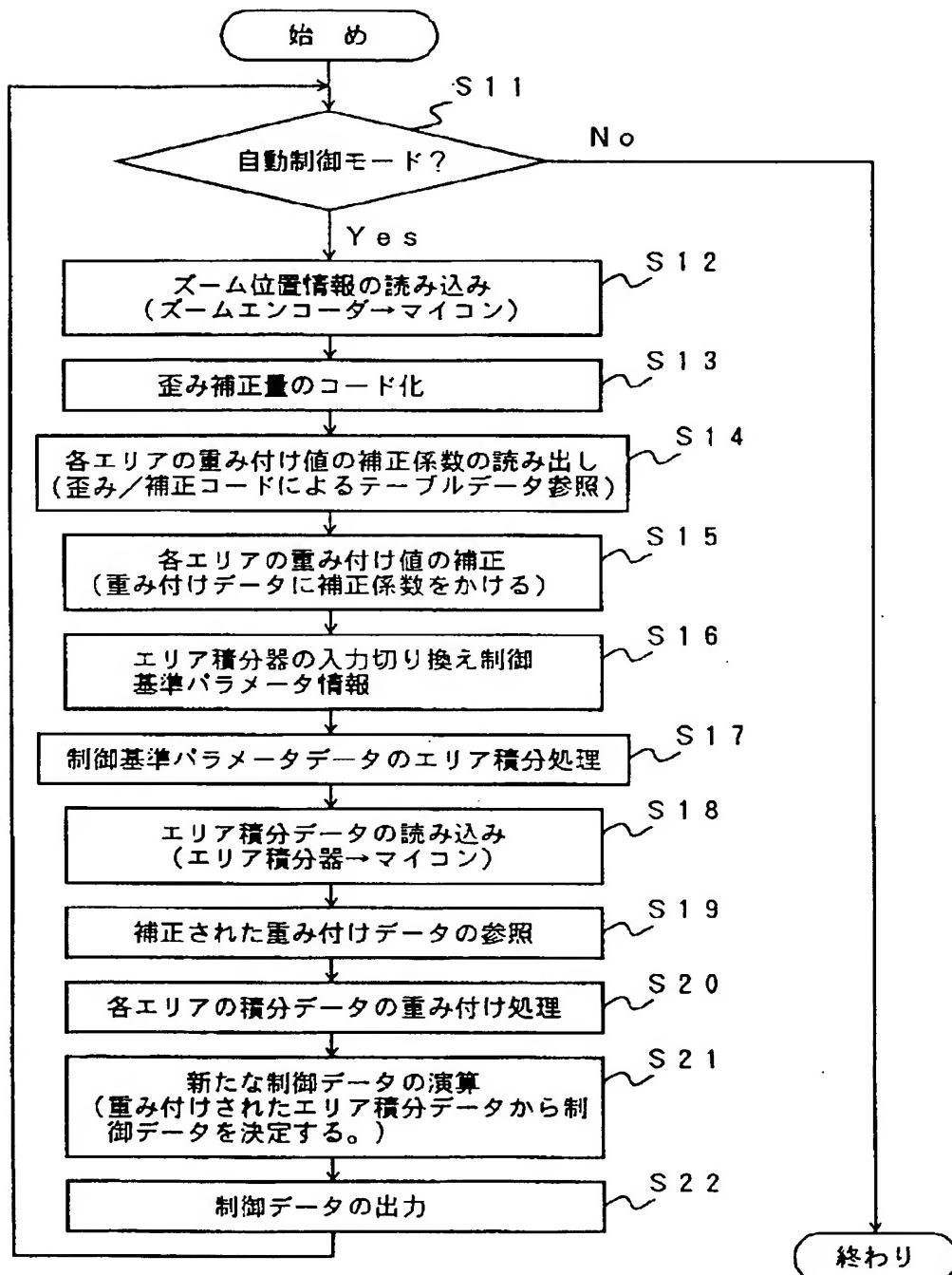
【図15】



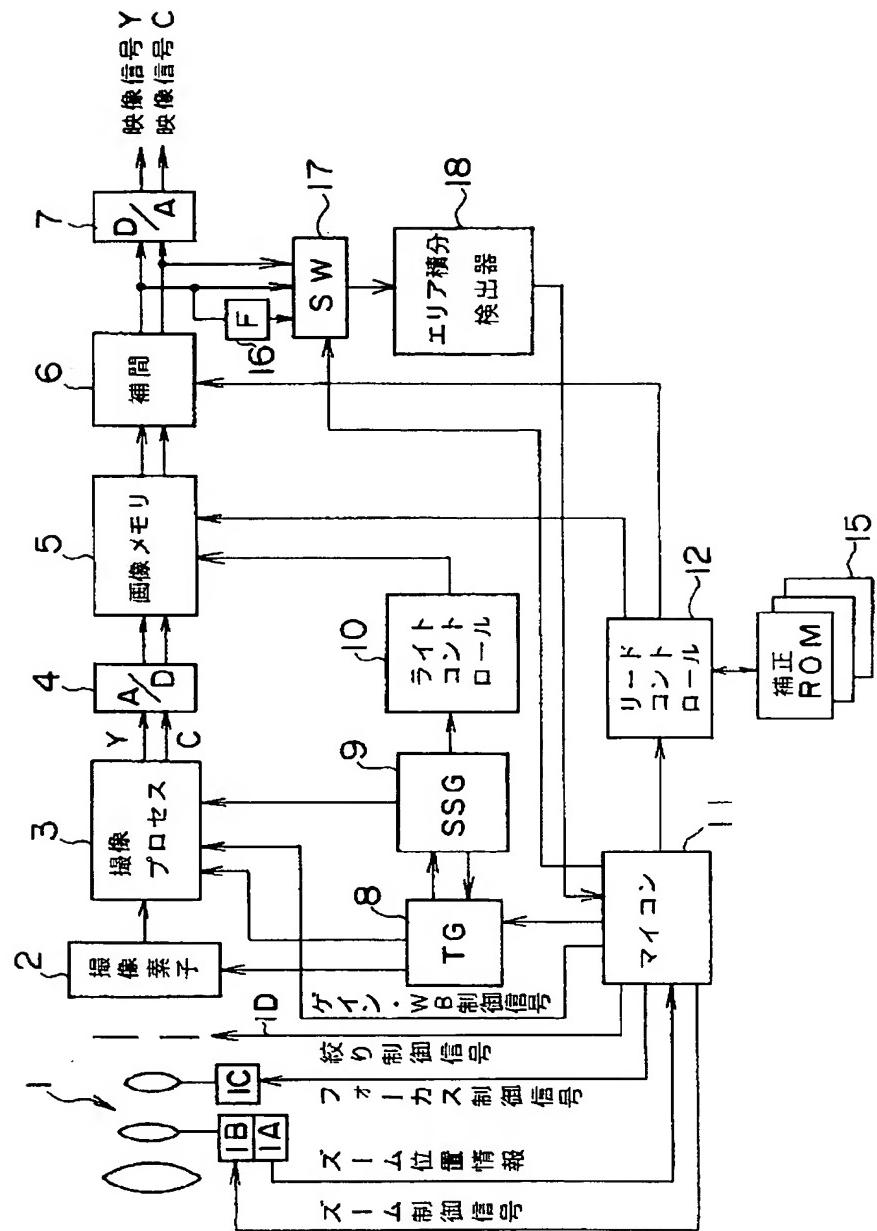
【図22】



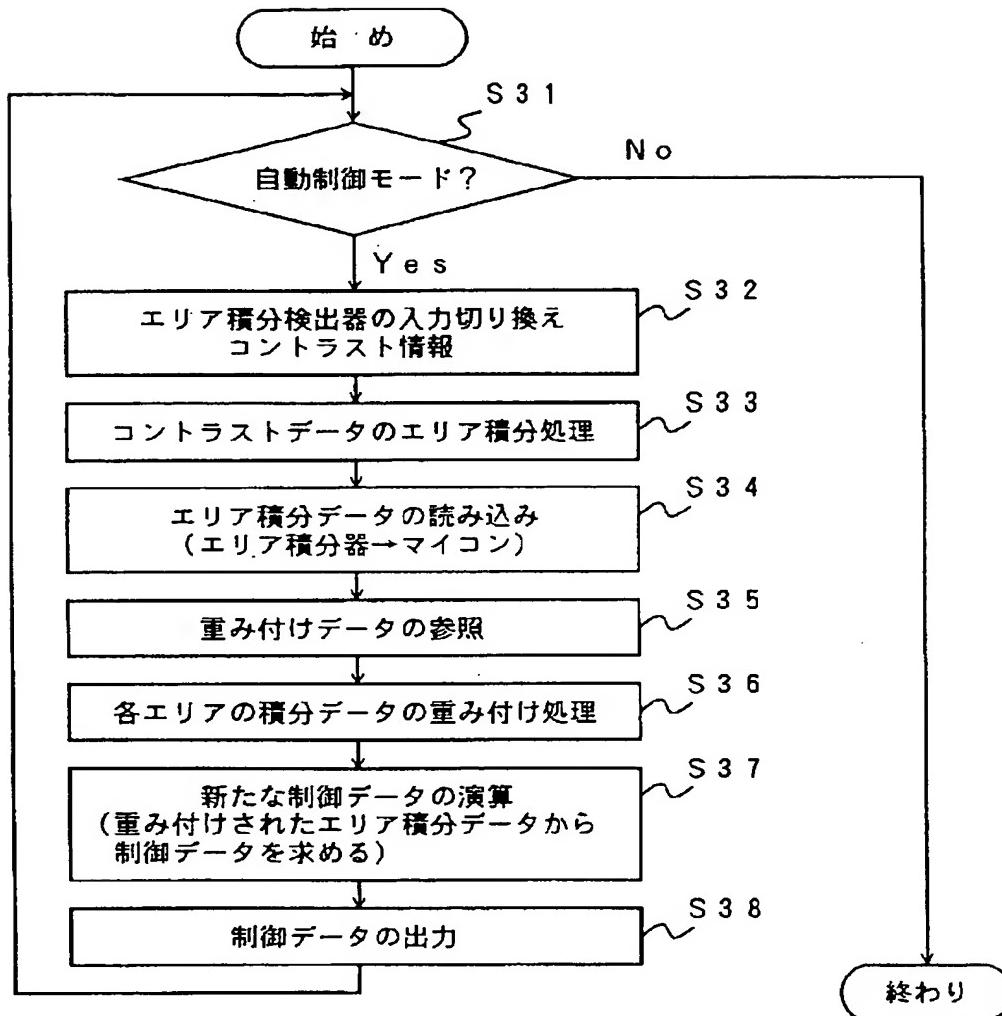
【図17】



【図18】



【図19】



フロントページの続き

(51) Int. Cl. 5

識別記号 庁内整理番号

F I

技術表示箇所

H O 4 N 5/335

Z

(72) 発明者 師橋 大吉

東京都渋谷区幡ヶ谷2丁目43番2号 オリ  
ンパス光学工業株式会社内

(72) 発明者 井上 淳

東京都渋谷区幡ヶ谷2丁目43番2号 オリ  
ンパス光学工業株式会社内